

CMOS 串行 E²PROM

S-93A86A

S-93A86A 是高温工作、高速、低消耗电流和宽工作电压范围的串行 E²PROM。容量分别为 16K 位，构成为 1024 字×16 位。可以连续读出，这时的地址会按每 16 位自动地增量。指令码兼容 NM93CS86。

■ 特点

- 低消耗电流 待机时 ： 最大值 3.0 μ A(V_{CC} =5.5 V)
 读出时 ： 最大值 1.0 mA(V_{CC} =5.5 V)
 最大值 0.6 mA(V_{CC} =2.7 V)
- 宽工作电压范围 读出 ： 2.7 ~ 5.5 V
 写入 ： 2.7 ~ 5.5 V
- 可以连续读出
- 电源电压低时写入禁止功能
- 指令误识别的写入防止功能
- CMOS施密特输入 (CS, SK)
- 重写次数 ： 10⁶ 次/字* (+85°C 时)、
 1.5×10⁵ 次/字* (+125°C 时)
 *每个地址 (字:16 位)
- 数据保存期 ： 15 年 (+125°C 时 1.5×10⁵ 次重写后)
- 高温工作 ： 最大值+125°C
- 无铅产品

■ 封装

封装名	图面号码		
	封装图面	卷带图面	带卷图面
8-Pin SOP(JEDEC)	FJ008-A	FJ008-D	FJ008-D

注意 考虑使用在汽车车载设备(包括车载音响、无匙车锁、发动机控制等)和医疗设备用途上的客户，请务必事先与本公司的营业部门商谈。

■ 引脚排列图

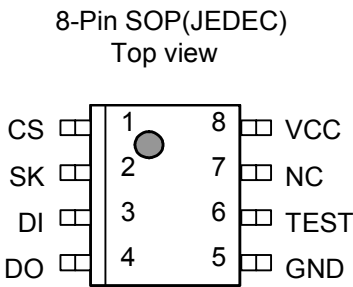


图1

S-93A86AD0A-J8T2GB (动态烧熔)
S-93A86AD0A-J8T2GD (晶片烧熔)

表1

引脚号	符号	描述
1	CS	芯片选择输入
2	SK	串行时钟输入
3	DI	串行数据输入
4	DO	串行数据输出
5	GND	接地
6	TEST ^{*1}	测试
7	NC	无连接
8	VCC	电源

^{*1}. 在使用的时候，请与GND或V_{CC}相连接。
处于开路状态时，只要不超过最大额定值，在实际应用上不会有什么问题。

备注 有关形状请参阅「外形尺寸图」。

■ 框图

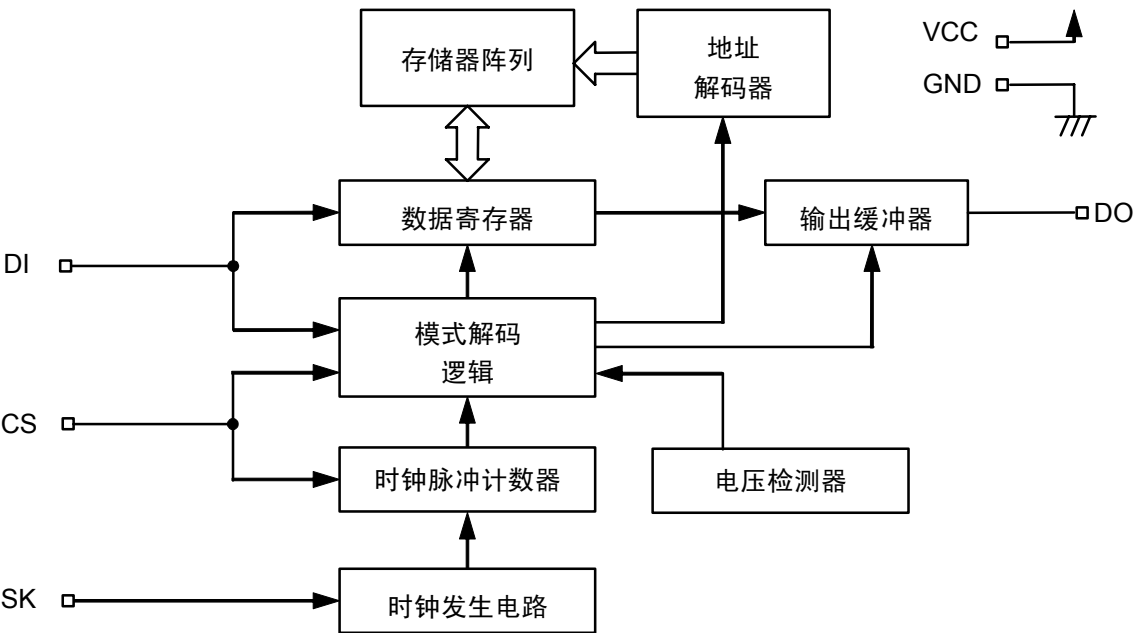


图2

■ 指令组

表2

指 令 SK输入时钟	开始位	操作码		地址										数据
	1	2	3	4	5	6	7	8	9	10	11	12	13	14 ~ 29
READ (数据读出)	1	1	0	A9	A8	A7	A6	A5	A4	A3	A2	A1	A0	D15 ~ D0 输出 ^{*1}
WRITE (数据写入)	1	0	1	A9	A8	A7	A6	A5	A4	A3	A2	A1	A0	D15 ~ D0 输入
ERASE (数据删除)	1	1	1	A9	A8	A7	A6	A5	A4	A3	A2	A1	A0	—
WRAL (全部写入)	1	0	0	0	1	x	x	x	x	x	x	x	x	D15 ~ D0 输入
ERAL (全部删除)	1	0	0	1	0	x	x	x	x	x	x	x	x	—
EWEN (写入允许)	1	0	0	1	1	x	x	x	x	x	x	x	x	—
EWDS (写入禁止)	1	0	0	0	0	x	x	x	x	x	x	x	x	—

*1. 指定地址的 16 位数据被输出之后，接着下一个地址的数据被输出。

备注 x: 任意

■ 绝对最大额定值

表3

项 目	记 号	额 定 值	单位
电源电压	V_{CC}	$-0.3 \sim +7.0$	V
输入电压	V_{IN}	$-0.3 \sim V_{CC}+0.3$	V
输出电压	V_{OUT}	$-0.3 \sim V_{CC}$	V
工作周围温度	T_{opr}	$-40 \sim +125$	°C
保存温度	T_{stg}	$-65 \sim +150$	°C

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值，有可能造成产品劣化等物理性损伤。

■ 推荐工作条件

表4

项 目	记号	条 件	最小值	典型值	最大值	单位
电源电压	V_{CC}	READ·EWDS	2.7	—	5.5	V
		WRITE·ERASE· WRAL·ERAL·EWEN	2.7	—	5.5	V
高电位输入电压	V_{IH}	—	$0.8 \times V_{CC}$	—	V_{CC}	V
低电位输入电压	V_{IL}	—	0.0	—	$0.2 \times V_{CC}$	V

■ 端子容量

表5

($T_a=25^\circ\text{C}$, $f=1.0\text{ MHz}$, $V_{CC}=5.0\text{ V}$)

项 目	记 号	条 件	最小值	典型值	最大值	单位
输入容量	C_{IN}	$V_{IN}=0\text{ V}$	—	—	8	pF
输出容量	C_{OUT}	$V_{OUT}=0\text{ V}$	—	—	10	pF

■ 重写次数

表6

项 目	记 号	工作温度	最小值	典型值	最大值	单位
重写次数	N _W	-40 ~ +125°C	1.5 × 10 ⁵	—	—	次/字*1

*1. 每个地址 (字:16 位)

■ DC电气特性

表7

项 目	记号	条 件	V _{CC} =4.5 ~ 5.5 V			V _{CC} =2.7 ~ 4.5 V			单位
			最小值	典型值	最大值	最小值	典型值	最大值	
读出时消耗电流	I _{CC1}	DO无负载	—	—	1.0	—	—	0.6	mA

表8

项 目	记号	条 件	V _{CC} =4.5 ~ 5.5 V			V _{CC} =2.7 ~ 4.5 V			单位
			最小值	典型值	最大值	最小值	典型值	最大值	
写入时消耗电流	I _{CC2}	DO无负载	—	—	2.0	—	—	1.5	mA

表9

项 目	记号	条 件	V _{CC} =4.5 ~ 5.5 V			V _{CC} =2.7 ~ 4.5 V			单位
			最小值	典型值	最大值	最小值	典型值	最大值	
待机时消耗电流	I _{SB}	CS=GND, DO=开, 其他的输入至V _{CC} 或GND	—	—	3.0	—	—	3.0	μA
输入泄漏电流	I _{LI}	V _{IN} =GND ~ V _{CC}	—	0.1	2.0	—	0.1	2.0	μA
输出泄漏电流	I _{LO}	V _{OUT} =GND ~ V _{CC}	—	0.1	2.0	—	0.1	2.0	μA
低电位输出电压	V _{OL}	I _{OL} =2.1 mA	—	—	0.6	—	—	—	V
		I _{OL} =100 μA	—	—	0.2	—	—	0.2	V
高电位输出电压	V _{OH}	I _{OH} =-400 μA	2.4	—	—	—	—	—	V
		I _{OH} =-100 μA	V _{CC} -0.3	—	—	V _{CC} -0.3	—	—	V
		I _{OH} =-10 μA	V _{CC} -0.2	—	—	V _{CC} -0.2	—	—	V
写入有效门锁 数据保持电压	V _{DH}	只限于写入禁止状态	1.5	—	—	1.5	—	—	V

■ AC电气特性

表10 测量条件

输入脉冲电压	$0.1 \times V_{CC} \sim 0.9 \times V_{CC}$
输出判定电压	$0.5 \times V_{CC}$
输出负载	100 pF

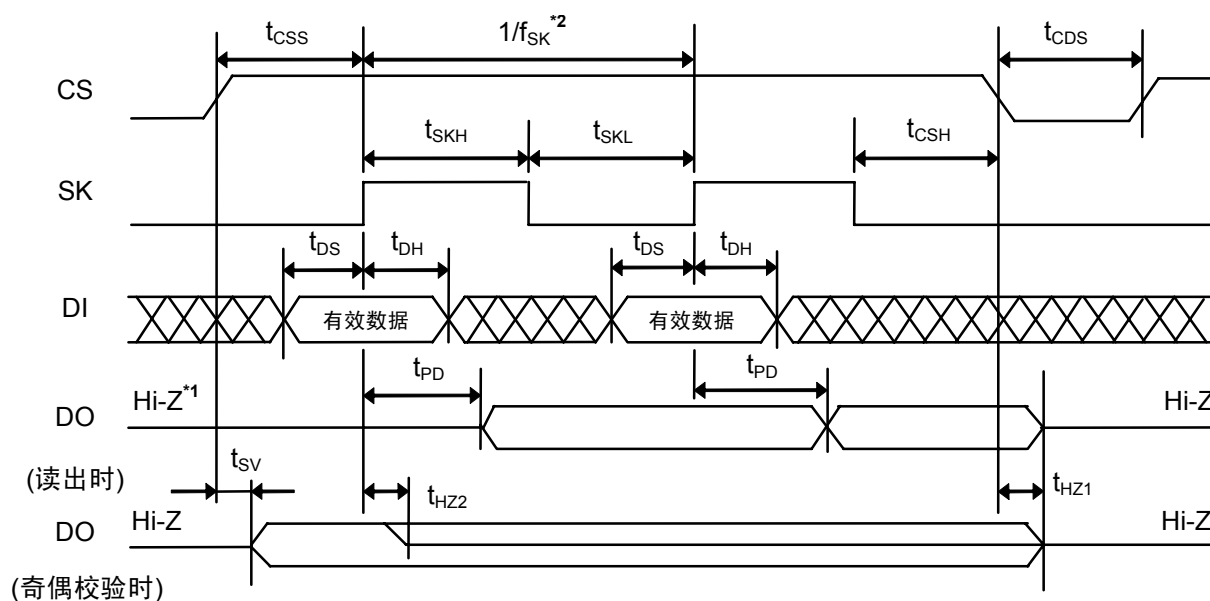
表11

项 目	记号	$V_{CC}=4.5 \sim 5.5 \text{ V}$			$V_{CC}=2.7 \sim 4.5 \text{ V}$			单位
		最小值	典型值	最大值	最小值	典型值	最大值	
CS设置时间	t_{CSS}	0.2	—	—	0.4	—	—	μs
CS保持时间	t_{CSH}	0	—	—	0	—	—	μs
CS不选择时间	t_{CDS}	0.2	—	—	0.2	—	—	μs
数据设置时间	t_{DS}	0.1	—	—	0.2	—	—	μs
数据保持时间	t_{DH}	0.1	—	—	0.2	—	—	μs
输出延迟时间	t_{PD}	—	—	0.4	—	—	1.2	μs
时钟频率 ^{*1}	f_{SK}	0	—	2.0	0	—	0.5	MHz
时钟脉冲幅度	t_{SKH}, t_{SKL}	0.1	—	—	0.5	—	—	μs
输出无效时间	t_{HZ1}, t_{HZ2}	0	—	0.2	0	—	0.5	μs
输出有效时间	t_{SV}	0	—	0.15	0	—	0.5	μs

*1. SK 时钟(频率 f_{SK})的时钟周期为 $1/f_{SK} \mu\text{s}$ 。这个时钟周期是由几个 AC 特性的组合而决定的。因此，即使 SK 时钟周期时间在为最小的情况下，也不能使时钟周期 $(1/f_{SK}) = t_{SKL}(\text{Min.}) + t_{SKH}(\text{Min.})$ ，务请注意。

表12

项 目	记号	$V_{CC}=2.7 \sim 5.5 \text{ V}$			单位
		最小值	典型值	最大值	
写入时间	t_{PR}	—	2.0	5.0	ms



*1. 表示为高阻抗。

*2. $1/f_{SK}$ 是 SK 时钟周期。这个时钟周期是由几个 AC 特性的组合而决定的。因此，即使 SK 时钟周期时间在最小的情况下，也不能使时钟周期 $(1/f_{SK}) = t_{SKL}(\text{Min.}) + t_{SKH}(\text{Min.})$ ，务请注意。

图3 时序

■ 工作说明

全部的指示在 CS 设为“H”之后，执行与 SK 脉冲的上升同期的 DI 输入。指令组按开始位、各种指令(指令码)、地址、数据的顺序输入。

指令输入通过在 CS 输入“L”而结束。指令与指令的之间务必请在 t_{CDS} 的期间在 CS 输入“L”。在 CS 输入“L”的时候，本产品处于准备状态，SK 及 DI 的输入均为无效，不接受任何的指令。

■ 开始位

开始位在 CS 输入“H”之后，在 SK 的上升时通过在 DI 端子输入“H”而被识别。因此，在 CS 输入“H”之后，只要 DI 端子输入为“L”，即使输入了 SK 脉冲也不识别为开始位。

1. 模拟时钟

在存取开始位之前，在DI端子输入“L”的状态下所输入的SK时钟称为模拟时钟。模拟时钟可以致力于使从CPU送来的指令组数(时钟数)与串行存储器工作所必要的指令组数(时钟数)为相同值。比如，CPU的指令组为16位单位的情况下，S-93A86A通过插入3位模拟时钟，可以取得与指令组相同的时钟数。

2. 开始位的存取故障

- 在写入工作后的奇偶校验期间中，DO端子的输出状态为“H”的情况下，SK的上升时在DI端子输入“H”，会造成本产品认识开始位的输入。为了防止这样的故障，在奇偶校验工作期间中，请在DI端子输入“L”(参阅「**4.1 奇偶校验工作**」)。
- 连接DI输入端子和DO输出端子构成3线式接口的情况下，从CPU的数据输出和从串行存储器IC的数据输出之间会有发生冲突的期间，有可能发生不能正常存取开始位的故障。请按照「**■ 3线式接口(DI—DO 直接连接)**」所记载的进行对策。

3. 读出(READ)

READ指令读出指定地址的数据。

在CS输入“H”之后，按开始位、READ指令、地址的顺序输入指令。最后输入地址(A₀)被锁闭后，到下一个SK的上升为止的期间，DO端子的输出状态从高阻抗(Hi-Z)状态转化为“L”。与下一个SK的上升同期后开始16位的数据输出。

3.1 连续读出

在输出指定地址的16位长的数据之后，当CS为“H”的状态而连续地输入SK，地址会自动地增量，按顺序输出下一个的地址的16位长的数据。利用这样的方法，可以读出全部的存储器空间的数据。最后地址(A_n · · · A₁ A₀=1 · · · 1 1)被增量后，成为最初地址(A_n · · · A₁ A₀=0 · · · 0 0)。

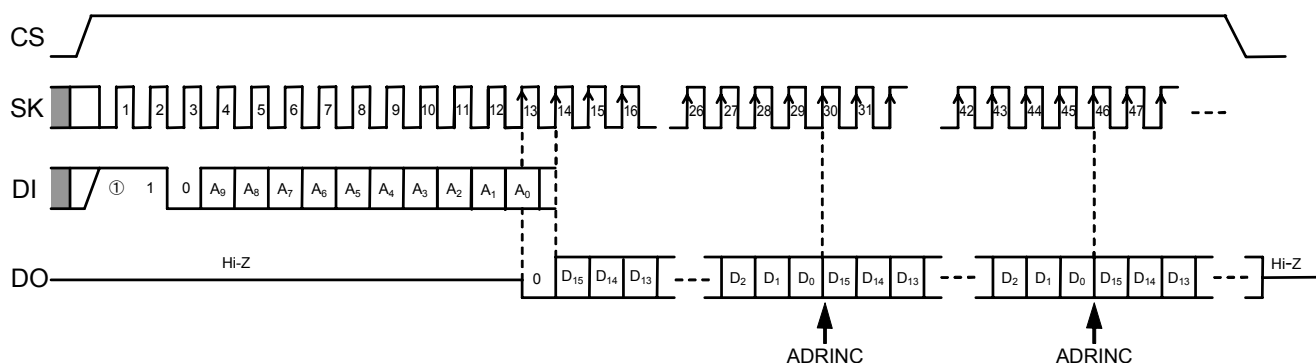


图4 读出定时

4. 写入(WRITE, ERASE, WRAL, ERAL)

写入工作有数据写入(WRITE)、数据删除(ERASE)、全部写入(WRAL)和全部删除(ERAL)的4种类。

写入指令(WRITE, ERASE, WRAL, ERAL)在输入所定的时钟之后, 通过在CS输入“L”, 开始存储器单元的写入工作。在写入期间中因为SK、DI输入均为无效, 请不要输入指令。

指令的输入请在DO端子的输出状态为“H”或是高阻抗(Hi-Z)状态的情况下进行。

写入工作只在程序有效模式时有效(参阅「5. 写入允许(EWEN) / 写入禁止(EWDS)」)。

4.1 奇偶校验工作

任何的写入指令, 写入工作均要在 5 ms 以内(写入时间 t_{PR}) 结束, 标准的在 2 ms 程度以内结束, 只要知道写入工作的结束, 就可以使写入周期为最小。确认写入工作状态的一连串工作称为奇偶校验工作。

(1) 操作方法

开始写入工作之后(CS=“L”), 再在 CS 输入“H”观察 DO 输出端子的状态就可以知道写入工作的状态。这一连串的工作称为奇偶校验工作, 写入工作开始后, 在 CS 输入“H”的期间称为奇偶校验工作期间。

在奇偶校验工作期间中的 DO 端子的输出状态和写入工作的关系如下所示。

- DO 端子=“L”: 写入工作中(busy)
- DO 端子=“H”: 写入工作结束(ready)

(2) 操作事例

奇偶校验工作有利用保持 CS 为“H”等待 DO 端子的输出状态的变化的方法, 和一旦结束奇偶校验工作(CS=“L”), 再一次为了确认 DO 端子的输出状态而执行奇偶校验工作的方法。利用这样的方法, 在 CPU 的等待时间时可以进行其他的处理, 有效地进行系统设计。

注意 1. 在奇偶校验工作期间中, 请不要在 DI 端子输入“L”。

2. DO 端子的输出状态为“H”的情况下, 在 SK 的上升时在 DI 端子输入“H”, 会导致本产品认识为开始位的输入而存取指令。另外在此时, DO 端子会马上变为高阻抗(Hi-Z)状态, 务请注意。

4.2 数据写入(WRITE)

在指定的地址写入 16 位长的数据，设置 CS 为“H”，然后在开始位之后输入 WRITE 指令、地址和 16 位的数据。通过 CS 下降到“L”，开始写入工作。在数据写入之前，没有必要把数据设置为“1”。要输入规定数以上的时钟的情况下，由时钟脉冲计数器电路取消 WRITE 指令。

有关时钟脉冲计数器电路，请参阅「■ 指令误识别的写入防止功能」。

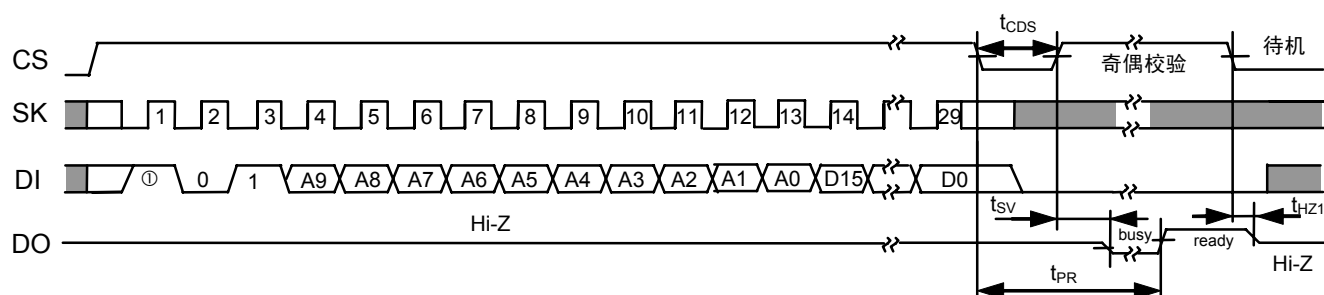


图5 数据写入定时

4.3 数据删除(ERASE)

删除指定地址的 16 位长的数据时，全部 16 位的数据均设为“1”。在设置 CS 为“H”之后，在开始位之后输入 ERASE 指令和地址。没有必要输入数据。通过 CS 下降到“L”，开始删除工作。要输入规定数以上的时钟的情况下，由时钟脉冲计数器电路取消 ERASE 指令。

有关时钟脉冲计数器电路，请参阅「■ 指令误识别的写入防止功能」。

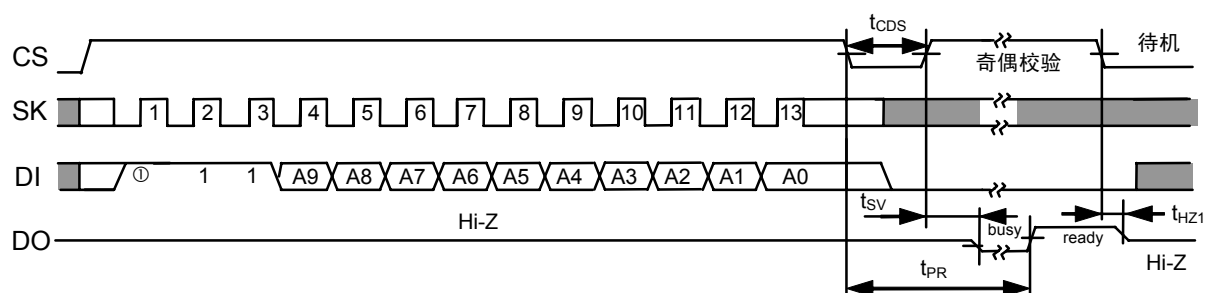


图6 数据删除定时

4.4 全部写入(WRAL)

在存储器的全部地址空间写入 16 位长的同一数据，CS 设置为“H”之后，在开始位之后输入 WRAL 指令、地址和 16 位的数据。地址为任意的。通过 CS 下降到“L”，开始写入工作。在数据写入之前，没有必要把数据设置为“1”。要输入规定数以上的时钟的情况下，由时钟脉冲计数器电路取消 WRAL 指令。

有关时钟脉冲计数器电路，请参阅「■ 指令误识别的写入防止功能」。

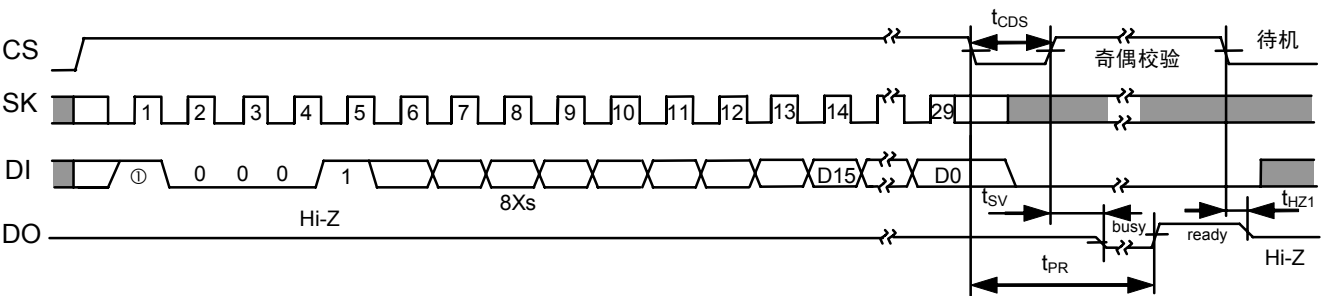


图7 全部写入定时

4.5 全部删除(ERAL)

删除存储器的全部地址空间的数据，把全部的数据均设为“1”。在设置 CS 为“H”之后，在开始位之后输入 ERAL 指令和地址。地址为任意的。没有必要输入数据。通过 CS 下降到“L”，开始全部删除工作。要输入规定数以上的时钟的情况下，由时钟脉冲计数器电路取消 ERAL 指令。

有关时钟脉冲计数器电路，请参阅「■ 指令误识别的写入防止功能」。

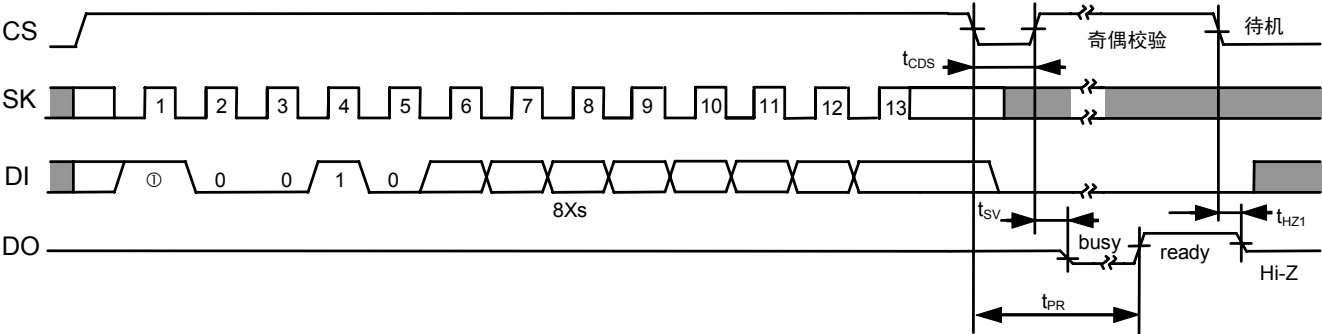


图8 全部删除定时

5. 写入允许(EWEN) / 写入禁止(EWDS)

EWEN指令是允许写入工作的指令。写入工作被允许的状态称为程序有效模式。

EWDS指令是禁止写入工作的指令。写入工作被禁止的状态称为程序无效模式。

在CS输入“H”之后，按开始位、EWEN指令或者按EWDS指令、地址(任意)的顺序输入指令。各模式的状态在最后地址(任意)的输入之后，通过在CS输入“L”而变为有效。

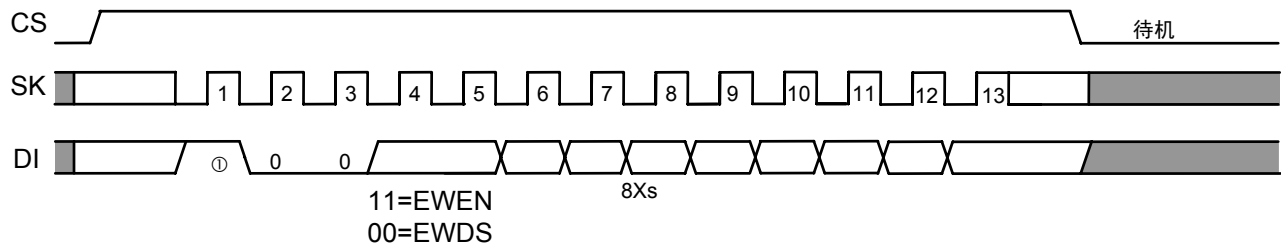


图9 写入允许 / 禁止定时

(1) 写入工作禁止命令的推荐

在写入以外的情况下或电源投入之后，因在电源 OFF 之前也执行写入工作禁止指令，故推荐在识别误写入指令的情况下也不执行写入工作的设计。

■ 低电源电压时写入禁止功能

S-93A86A 内置了检测低电源电压以及禁止写入功能的电压检测器，在电源电压低下时及电源投入时取消写入指令(WRITE, ERASE, WRAL, ERAL)，同时自动地转变为写入禁止状态(EWDS)。检测电压为典型值 1.20 V，解除电压为典型值 1.35 V，大约保持 0.15 V 的滞后电压(参阅图 10)。

因此，当写入操作在电源电压降低，然后又升到可能再进行写入工作的情况下，送出写入指令(WRITE, ERASE, WRAL, ERAL)之前务必要送出写入允许指令(EWEN)。

另外，在写入工作中，电源电压低下的情况下，不保证正在写入某地址的数据。

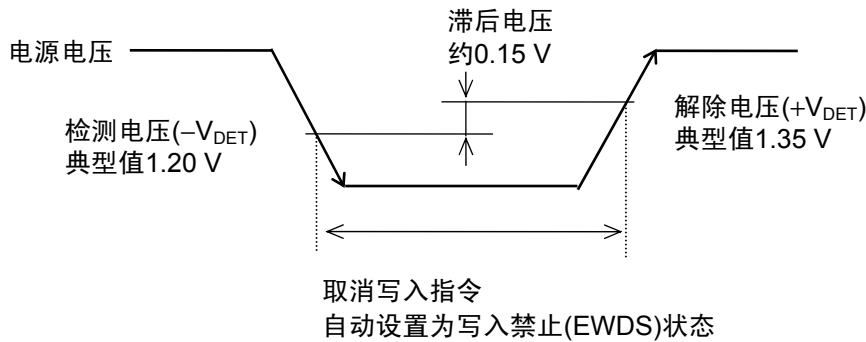


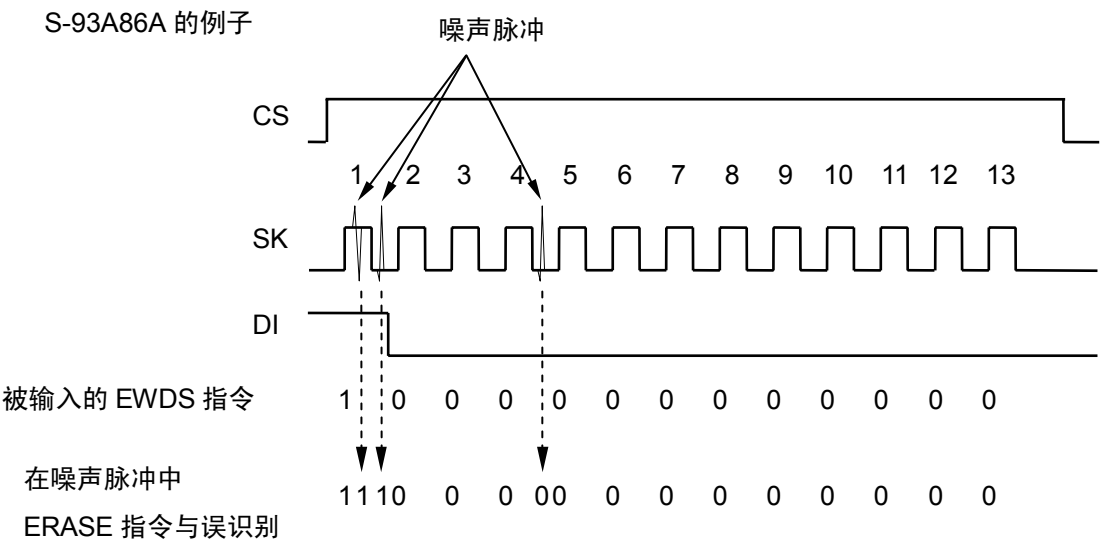
图10 低电源电压时的工作

■ 指令误识别的写入防止机能

S-93A86A 内置了时钟脉冲计数器电路，可以取消由噪声脉冲施加和时钟的双重计数等时钟的误计数所引起的被误识别的写入指令(WRITE, ERASE, WRAL, ERAL)，防止误写入。

在不满足各自的写入指令(WRITE, ERASE, WRAL, ERAL)所规定的时钟脉冲数，或检测出规定数以上的时钟脉冲的情况下，会取消指令。

【例】程序无效指令(EWDS)被误识别为删除指令(ERASE)的情况下



没有内置时钟脉冲计数器的产品，会在地址 00h 处误写入“FFFF”，但是 S-93A86A 的产品可以检测为超值计数，可以在不进行写入工作的情况下取消指令。

图11 时钟脉冲计数器电路的工作事例

■ 3线式接口(DI—DO直接连接)

构成串行接口方法有，利用各自的 CS、SK、DI、DO 成为 4 线式接口方式和连接 DI 输入端子—DO 输出端子构成 3 线式接口方式。

采用 3 线式接口的情况下，从 CPU 的数据输出和从串行存储器 IC 的数据输出会有发生冲突的期间，有可能导致错误工作的发生。

为了防止这样的错误工作，使从 CPU 输出的数据可以优先地输入到 DI 端子，请在本产品的 DI 端子和 DO 端子之间通过插入电阻(从 10 kΩ到 100 kΩ之间的电阻)而进行连接(参阅图 12)。

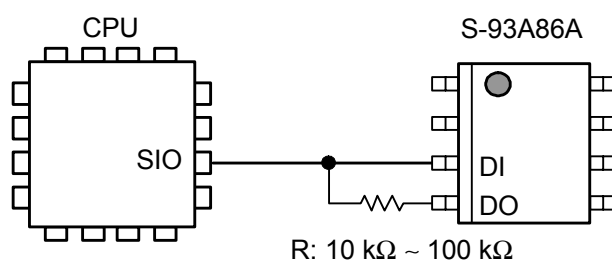


图12 3线式接口的连接法

■ 有关输入输出端子

1. 有关输入端子的连接

本产品的输入端子全部为C-MOS构造，所以本产品工作时请设计为不能输入高阻抗。特别是「电源ON/OFF时」和「工作待机时」，请设置CS输入为非选择状态“L”。数据的误写入在CS端子为非选择状态“L”时不会发生。CS端子请通过连接电阻(从10 kΩ到100 kΩ为止的下拉电阻)与GND相连接。

为了更确实地防止误工作，推荐在CS端子以外的端子也连接同样的下拉电阻。

2. 输入・输出端子等效电路

表示本产品的输入端子的等效电路。因为在各个输入端子没有内置上拉及下拉元件，故要防止成为浮动状态，在设计之时请要十分的注意。

输出端子为高电位 / 低电位 / 高阻抗的三状态输出。

TEST端子在一般的工作时，通过开关用晶体管与内部电路相隔离。

只要是使用在绝对最大额定值的规格内，TEST端子不会与内部电路相连接。

2.1 输入端子

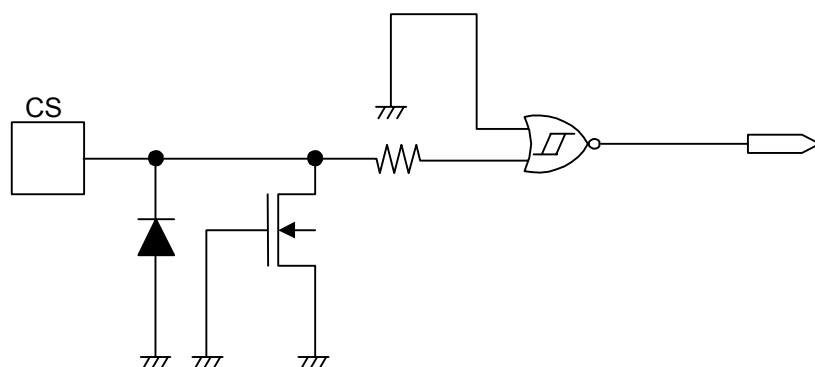


图13 CS端子

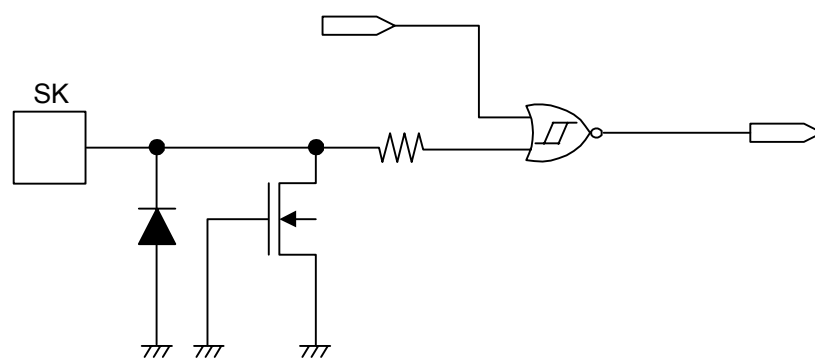


图14 SK端子

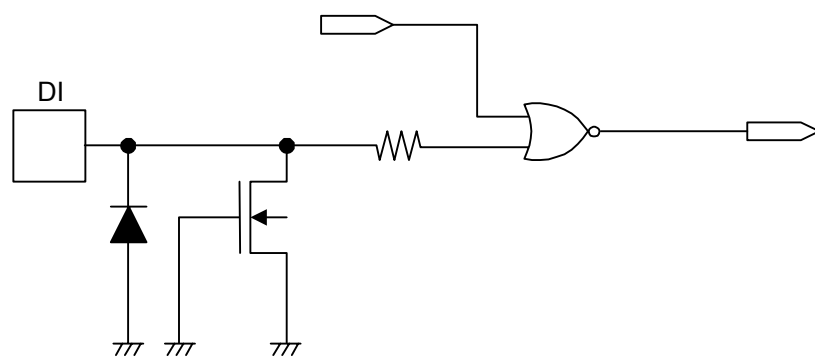


图15 DI端子

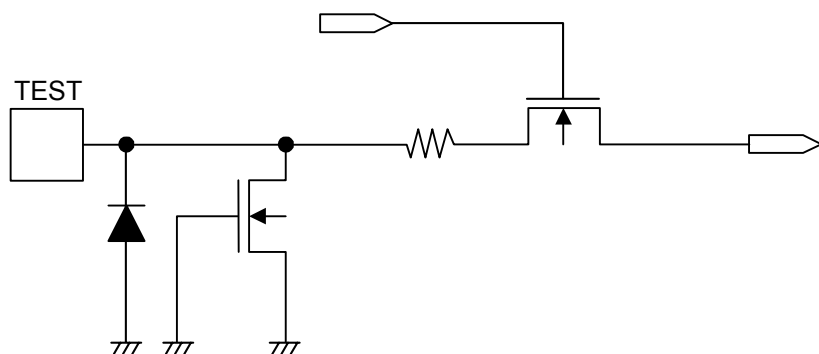


图16 TEST端子

2.2 输出端子

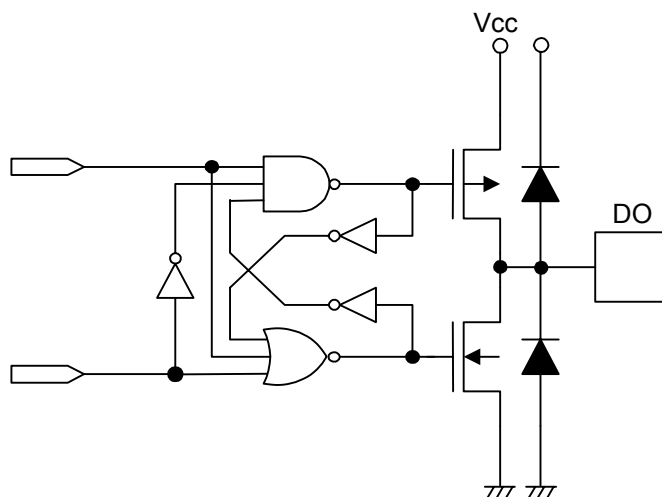


图17 DO端子

3. 有关输入端子噪声除去时间

本产品内置了低通滤波器，以减低SK端子、DI端子和CS端子的噪声。通过此电路，电源电压5.0 V的情况下(室温情况下)，可以除去在脉冲幅度为20 ns以下的噪声。

但是，在脉冲幅度比20 ns更长，且电压超过 V_{IH} / V_{IL} 的情况下，因为不能除去噪声，会被识别为脉冲，务请注意。

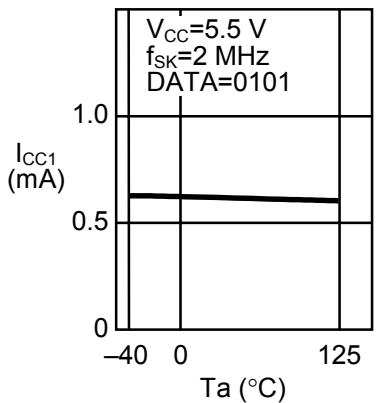
■ 注意事项

- 本 IC 虽内置了防静电保护电路，但请不要对 IC 施加超过保护电路性能的过大静电。
- 使用本公司的 IC 生产产品时，如在其产品中对该 IC 的使用方法或产品的规格，或因与所进口国对包括本 IC 产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

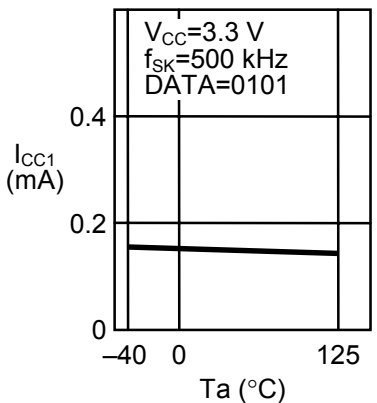
■ 各种特性

1. DC特性

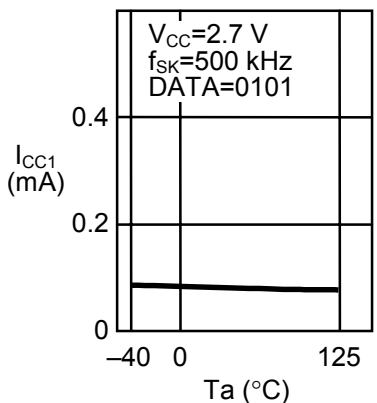
1.1 读出时消耗电流 I_{CC1} —周围温度 T_a



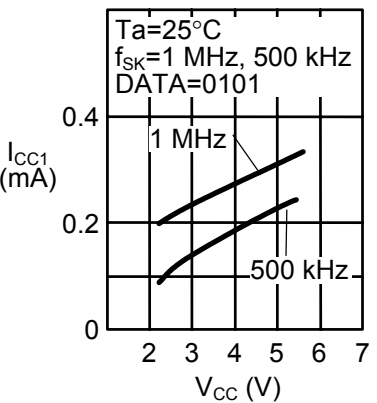
1.2 读出时消耗电流 I_{CC1} —周围温度 T_a



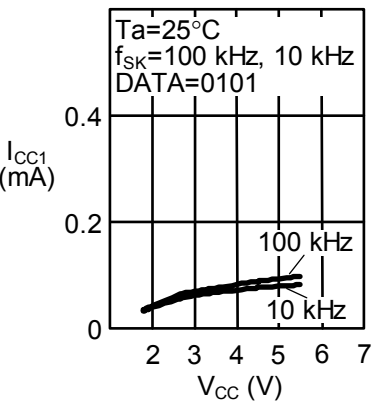
1.3 读出时消耗电流 I_{CC1} —周围温度 T_a



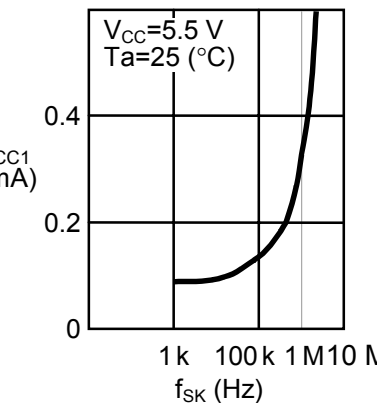
1.4 读出时消耗电流 I_{CC1} —电源电压 V_{CC}

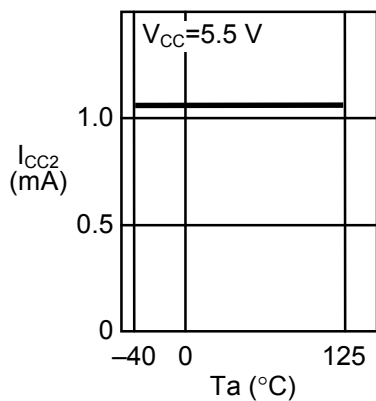
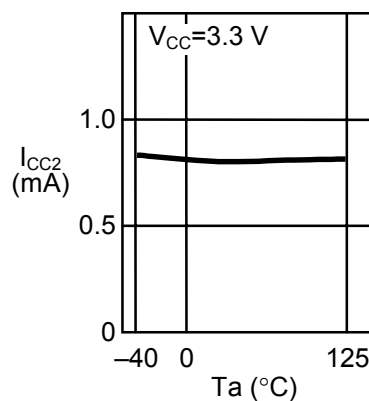
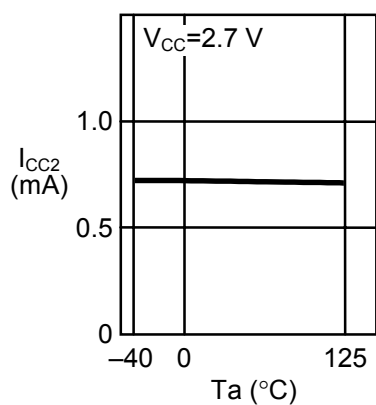
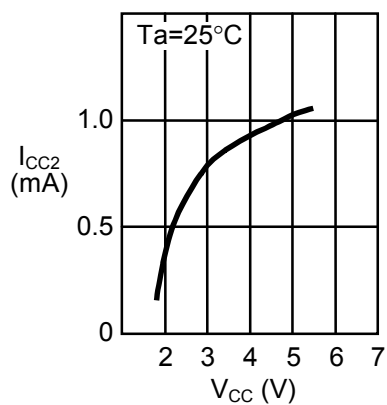
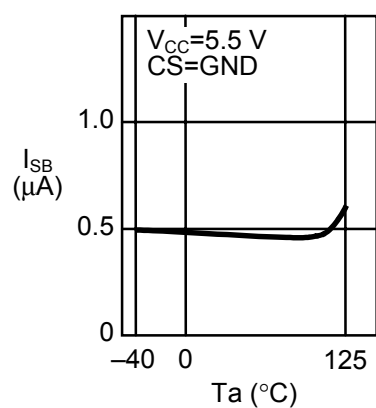
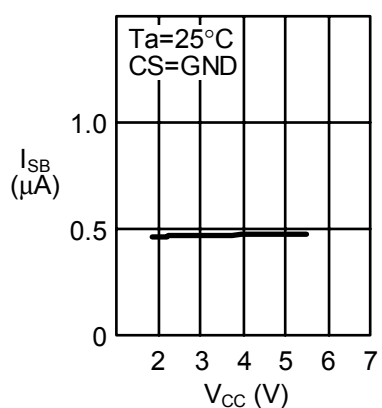


1.5 读出时消耗电流 I_{CC1} —电源电压 V_{CC}

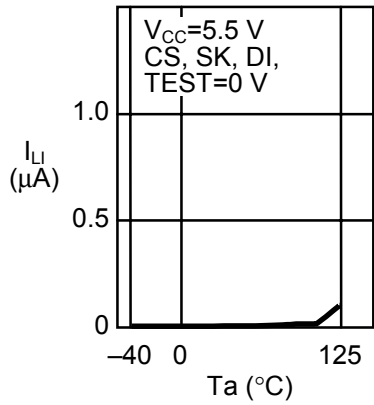


1.6 读出时消耗电流 I_{CC1} —时钟频率 f_{SK}

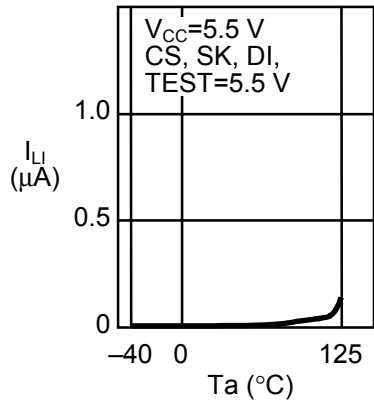


1.7 程序分析时消耗电流 I_{CC2} —周围温度 T_a 1.8 程序分析时消耗电流 I_{CC2} —周围温度 T_a 1.9 程序分析时消耗电流 I_{CC2} —周围温度 T_a 1.10 程序分析时消耗电流 I_{CC2} —电源电压 V_{CC} 1.11 待机时消耗电流 I_{SB} —周围温度 T_a 1.12 待机时消耗电流 I_{SB} —电源电压 V_{CC} 

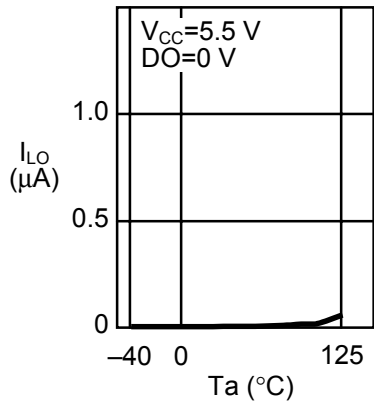
1.13 输入泄漏电流 I_{LI} —周围温度 T_a



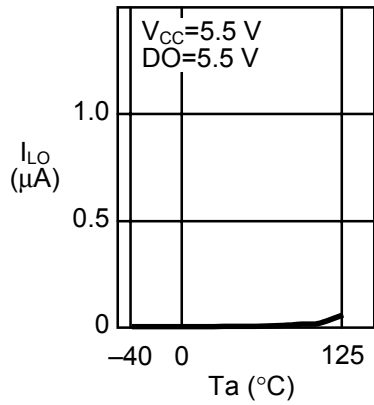
1.14 输入泄漏电流 I_{LI} —周围温度 T_a



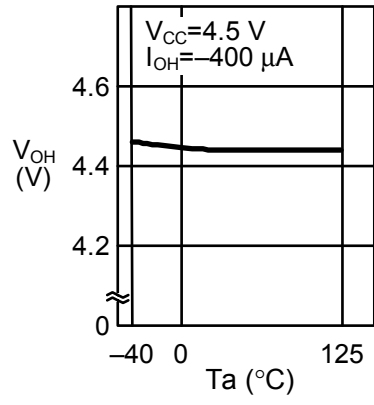
1.15 输出泄漏电流 I_{LO} —周围温度 T_a



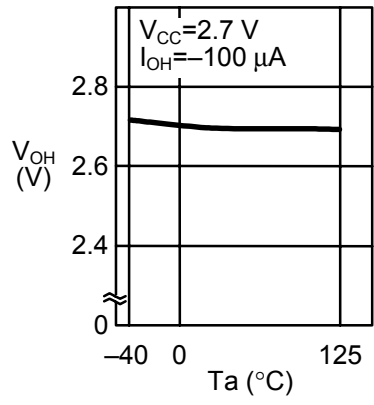
1.16 输出泄漏电流 I_{LO} —周围温度 T_a

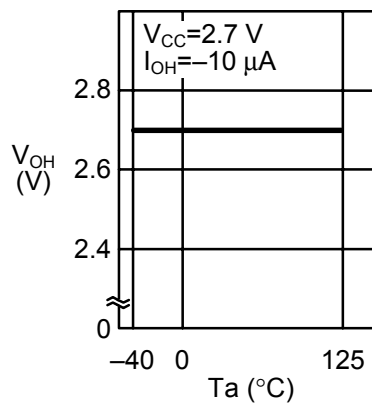
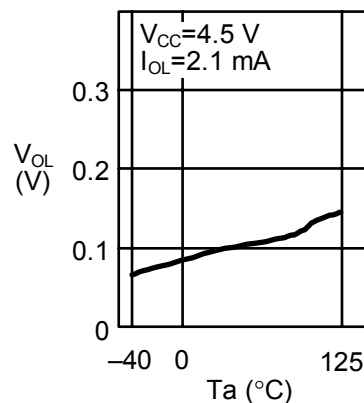
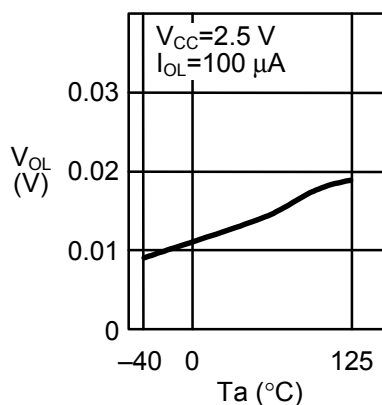
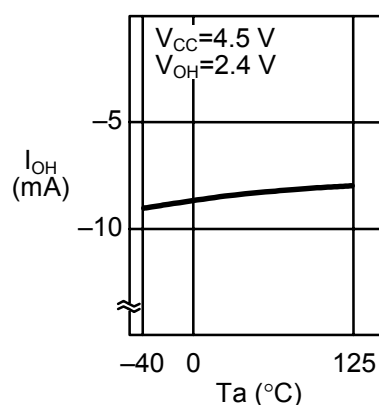
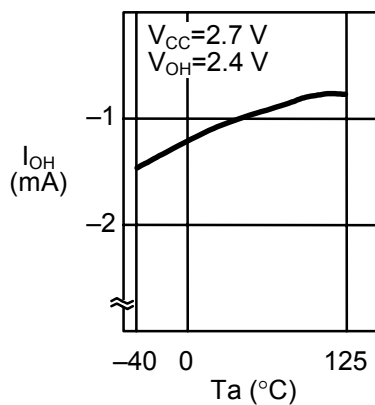
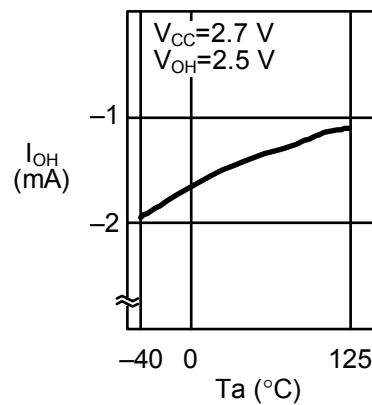


1.17 高电位输出电压 V_{OH} —周围温度 T_a

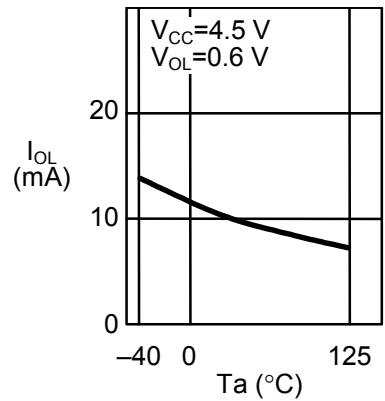


1.18 高电位输出电压 V_{OH} —周围温度 T_a

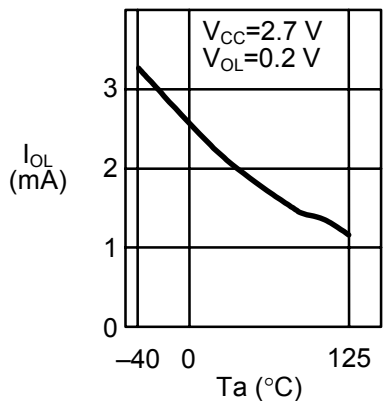


1.19 高电位输出电压 V_{OH} —周围温度 T_a 1.20 低电位输出电压 V_{OL} —周围温度 T_a 1.21 低电位输出电压 V_{OL} —周围温度 T_a 1.22 高电位输出电流 I_{OH} —周围温度 T_a 1.23 高电位输出电流 I_{OH} —周围温度 T_a 1.24 高电位输出电流 I_{OH} —周围温度 T_a 

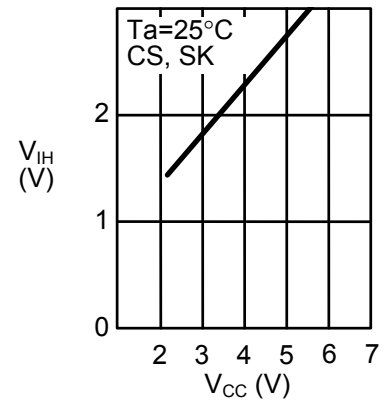
1.25 低电位输出电流 I_{OL} —周围温度 T_a



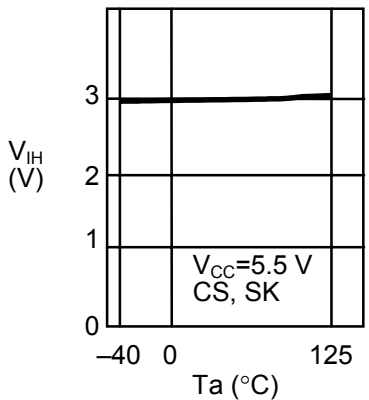
1.26 低电位输出电流 I_{OL} —周围温度 T_a



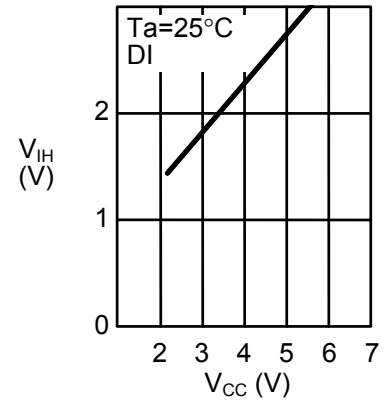
1.27 高电位输入电压 V_{IH} —电源电压 V_{CC}



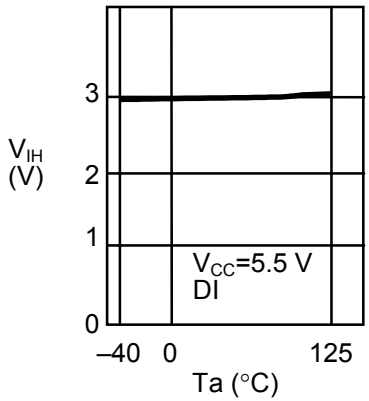
1.28 高电位输入电压 V_{IH} —周围温度 T_a

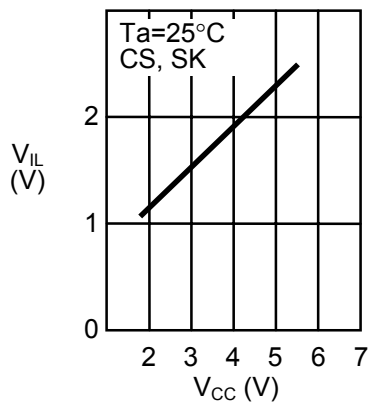
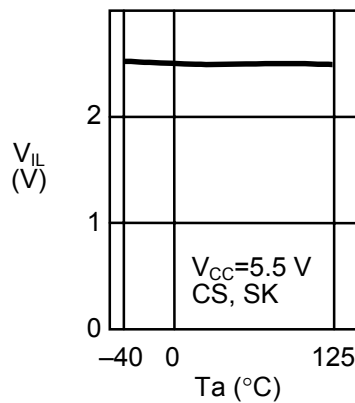
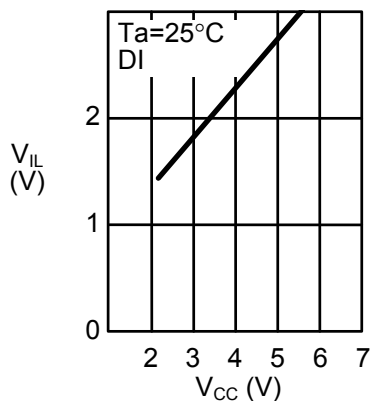
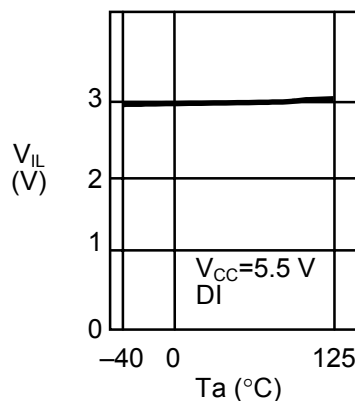
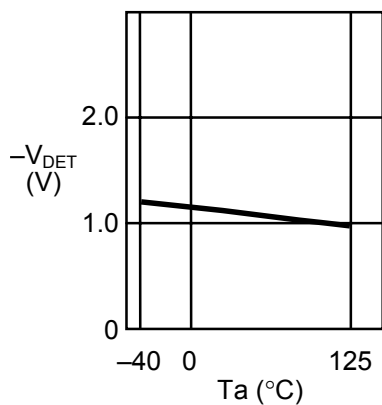
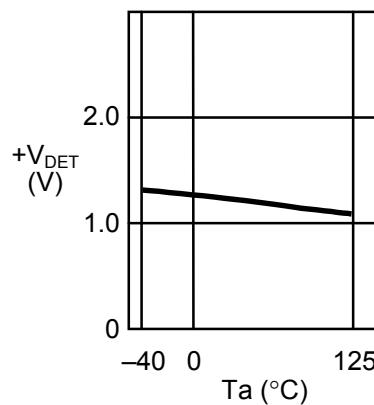


1.29 高电位输入电压 V_{IH} —电源电压 V_{CC}



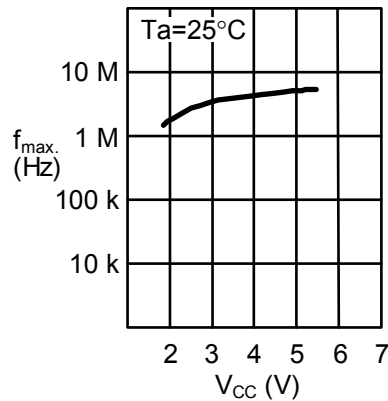
1.30 高电位输入电压 V_{IH} —周围温度 T_a



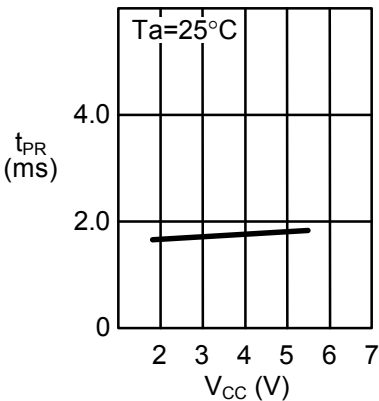
1.31 低电位输入电压 V_{IL} —电源电压 V_{CC} 1.32 低电位输入电压 V_{IL} —周围温度 T_a 1.33 低电位输入电压 V_{IL} —电源电压 V_{CC} 1.34 低电位输入电压 V_{IL} —周围温度 T_a 1.35 低电源检出电压 $-V_{DET}$ —周围温度 T_a 1.36 低电源解除电压 $+V_{DET}$ —周围温度 T_a 

2. AC特性

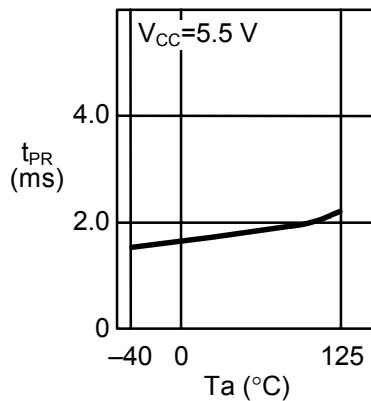
2.1 最大動作频率 $f_{max.}$ —电源电压 V_{CC}



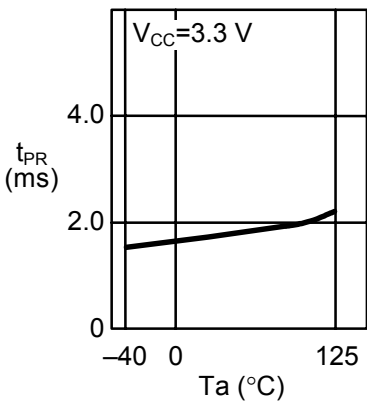
2.2 写入时间 t_{PR} —电源电压 V_{CC}



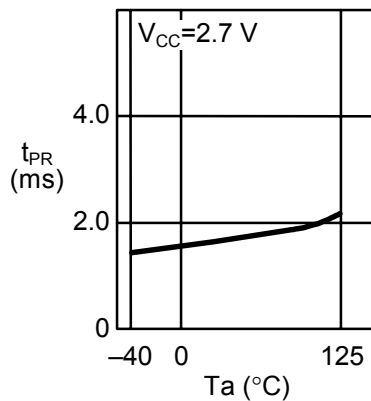
2.3 写入时间 t_{PR} —周围温度 T_a



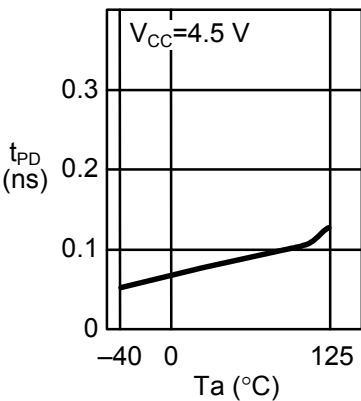
2.4 写入时间 t_{PR} —周围温度 T_a



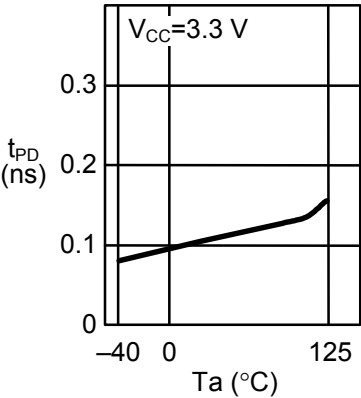
2.5 写入时间 t_{PR} —周围温度 T_a



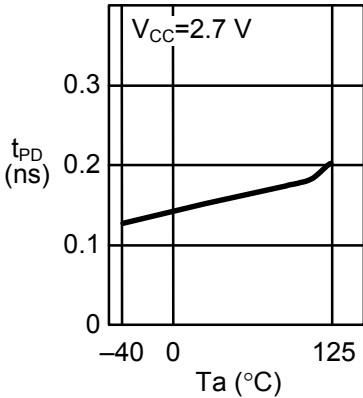
2.6 数据输出延迟时间 t_{PD} —周围温度 T_a



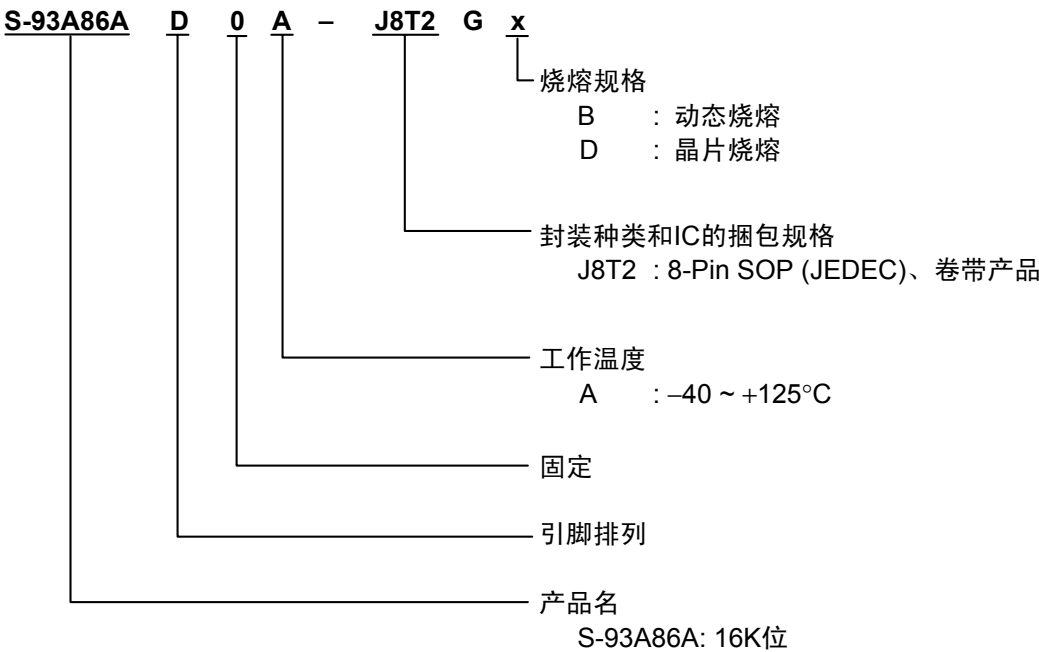
2.7 数据输出延迟时间 t_{PD} —周围温度 T_a

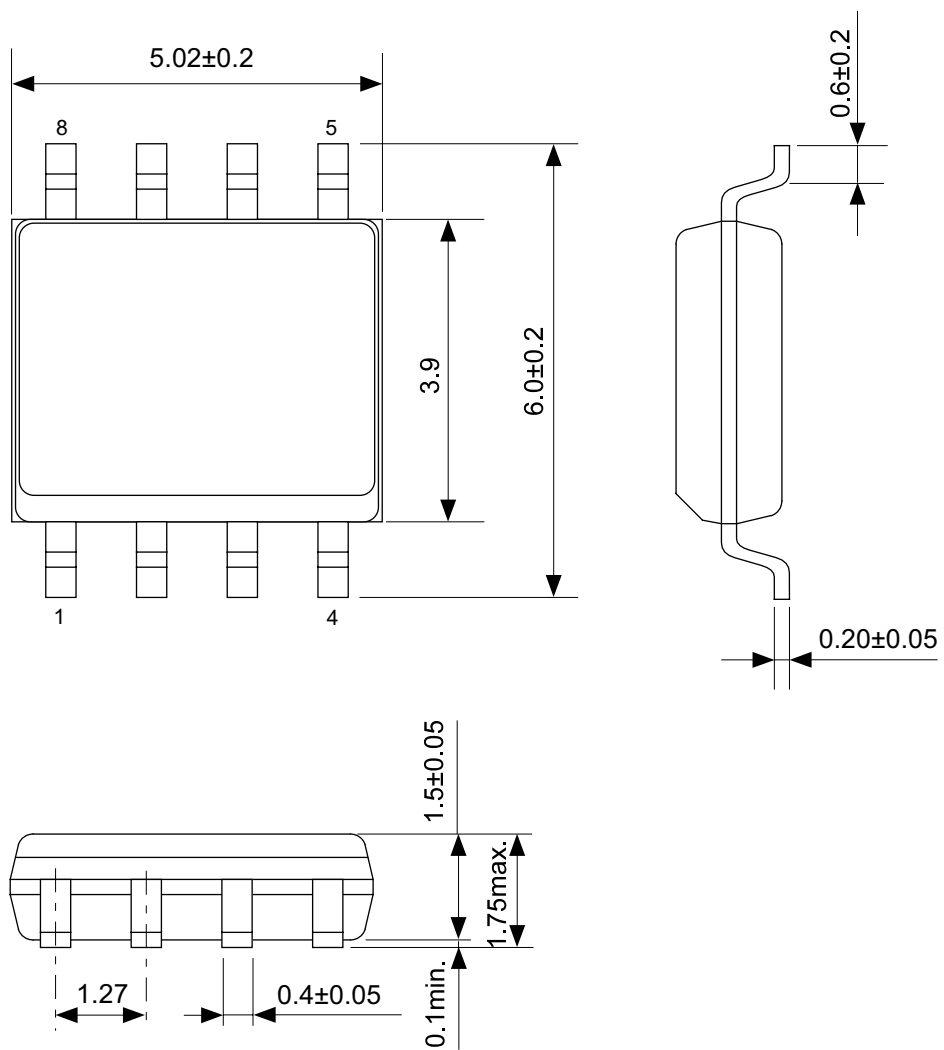


2.8 数据输出延迟时间 t_{PD} —周围温度 T_a



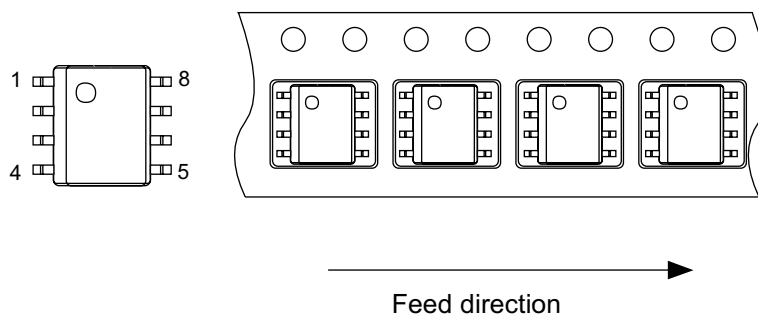
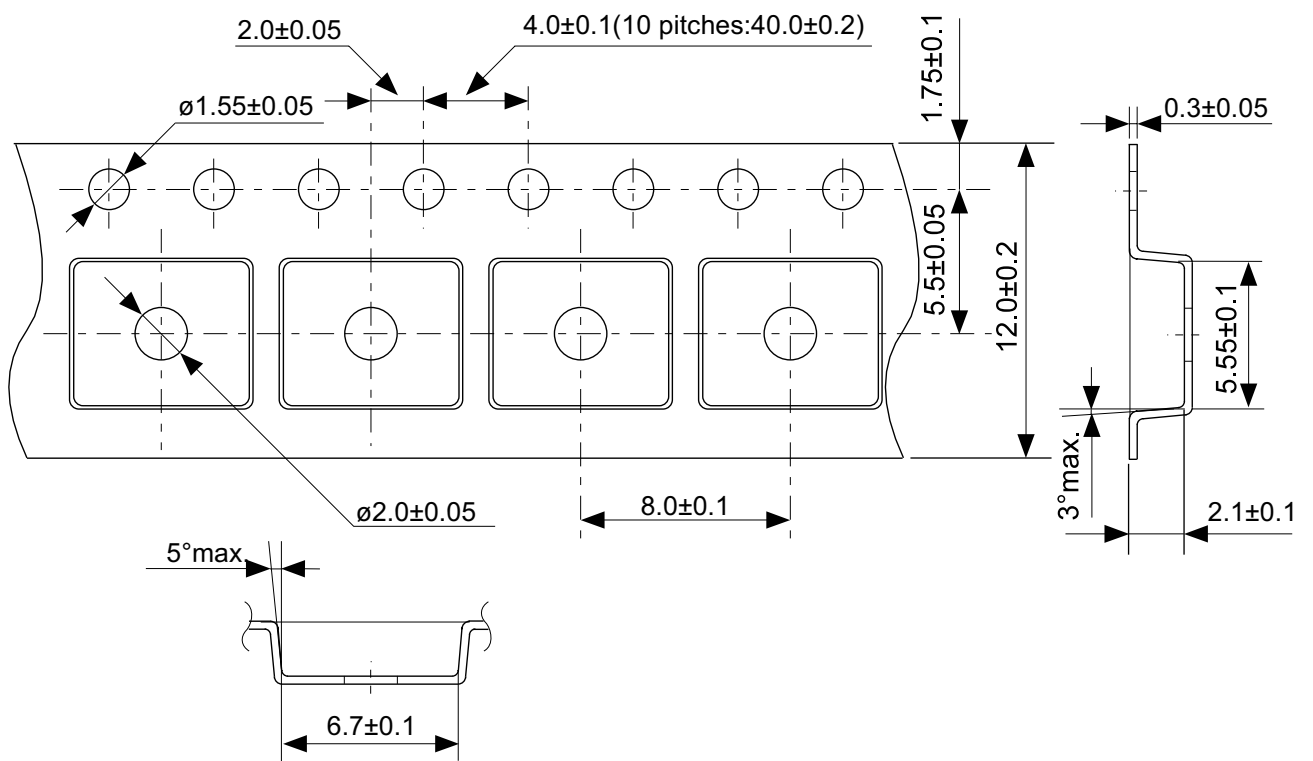
■ 产品型号名的构成





No. FJ008-A-P-SD-2.1

TITLE	SOP8J-D-PKG Dimensions
No.	FJ008-A-P-SD-2.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	



No. FJ008-D-C-SD-1.1

TITLE	SOP8J-D-Carrier Tape
No.	FJ008-D-C-SD-1.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	

- 本资料内容，随产品的改进，可能会有未经预告之更改。
- 本资料所记载设计图等因第三者的工业所有权而引发之诸问题，本公司不承担其责任。另外，应用电路示例为产品之代表性应用说明，非保证批量生产之设计。
- 本资料所记载产品，如属国外汇兑及外国贸易法中规定的限制货物（或劳务）时，基于该法律，需得到日本国政府之出口许可。
- 本资料内容未经本公司许可，严禁以其他目的加以转载或复制等。
- 本资料所记载之产品，未经本公司书面许可，不得作为健康器械、医疗器械、防灾器械、瓦斯关联器械、车辆器械、航空器械及车载器械等对人体产生影响的器械或装置部件使用。
- 尽管本公司一向致力于提高质量与可靠性，但是半导体产品有可能按照某种概率发生故障或错误工作。为防止因故障或错误动作而产生人身事故、火灾事故、社会性损害等，请充分留心冗余设计、火势蔓延对策设计、防止错误动作设计等安全设计。